

Raportul de autoevaluare asupra activității desfășurate în ultimii 3 ani

1. Realizări raportate în Sistemul Integrat de Evaluare a Activităților Didactice, de Cercetare și Management (SIMAC)

a) Punctajul total realizat în anul k-1 de raportare în SIMAC (2021):

În anul 2021 am realizat un punctaj total de $4.97A = 49.7$ puncte.

b) Punctajul total realizat în anul k-2 de raportare în SIMAC (2020):

În anul 2020 am realizat un punctaj total de $3.37A = 33.7$ puncte.

c) Punctajul total realizat în anul k-3 de raportare raportat în SIMAC (2019)

În anul 2019 am realizat un punctaj total de $3.95A = 39.5$ puncte.

2. Alte realizări în planul activității didactice (care nu sunt incluse în sistemul integrat de evaluare SIMAC)

a) Discipline noi asimilate, corelate cu standardele naționale introduse în planul de învățământ

Am contribuit la introducerea disciplinei „Sisteme și Circuite Integrate Pentru Aplicații Auto” în planul de învățământ al anului IV EA, în calitate de curs facultativ, începând cu anul universitar 2020/2021.

b) Profesor invitat pentru activități didactice la universități din țară/ străinătate

Lucrare invitată la evenimentul „Romanians în Micro- and Nanoelectronics Forum”, organizat de Academia Romana, 6 Noiembrie 2018:

M. Neag , “Systematic and optimized design of analog ICs”

https://www.romnet.net/EXCELNANO/prezentari/M.Neag_Systematic%20and%20optimized%20design%20of%20analog%20ICs.pdf

Lucrare invitata la Conferința SIITME 2019, 24 Oct. 2019

M. Neag – “A methodology based on electro-thermal simulations for designing over-temperature protection of linear and switch-mode power management ICs”

Comisii de doctorat în ultimii 5 ani: referent științific în comisiile pentru evaluarea și susținerea publică a 7 teze de doctorat la universități din țară: 1 la Universitatea Tehnică "Gheorghe Asachi" Iași, 3 la Universitatea „POLITEHNICA” București, 3 la Universitatea Tehnică din Cluj-Napoca

c) Organizarea unor activități cu studenții (practică în țară/ străinătate, cursuri de vară, etc.)

Din anul 2017 am organizat patru ediții ale Școlii de Vară „Introducere în proiectarea sistematică a unor blocuri funcționale analogice folosind pachetul de programe Cadence Virtuoso”. Aceasta activitate este destinată studenților Facultății de Electronică, Telecomunicații și Tehnologia Informației, în vacanța dintre anii 3 și 4 de studiu.

Începând cu anul 2000 am coordonat pregătirea echipelor care au reprezentat Universitatea Tehnică din Cluj-Napoca la Concursul National Tudor Tănăsescu, secțiunea Circuite Integrate Analogice.

d) Dezvoltarea bazei materiale la nivel departamental în concordanță cu standardele specifice

1. Am organizat înscrierea UTC-N în programul EUROPRACTICE în vederea achiziționării la preț redus a programelor de analiza și proiectare a circuitelor integrate, precum și pentru posibilitatea de a fabrica circuite integrate de test.
2. Achiziționarea pachetelor software Cadence pentru proiectarea circuitelor integrate analogice prin intermediul organizației Cadence Academic Network și prin programul Europractice
3. Dezvoltarea bazei materiale pentru disciplina Sisteme cu Circuite Integrate Analogice prin achiziționarea și dezvoltarea a 25 de truse de laborator individuale pentru studenți, în cadrul proiectului Home Electronic Laboratory Platform (HELP), program Erasmus+, Grant No. 2020-1-IE02-KA226-HE-000786

e) Dezvoltarea de noi laboratoare

Dezvoltarea Laboratorului de Proiectare Circuite Integrate „PartenerIC”, finanțat de proiectul POC „Parteneriate pentru transfer de cunoștințe): Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule-PartEnerIC”, în care am activat ca director de proiect. <https://parteneric.utcluj.ro/>

f) Recunoașteri ale performanțelor didactice educaționale. *Stabilit pe baza evaluării cadrului didactic*

În procesul educațional am dezvoltat metode de predare bazate pe slide-uri actualizate continuu la disciplinele de Sisteme cu Circuite Integrate Analogice, Circuite Analogice de Întărită Frecvență, Sisteme și Circuite Integrate Pentru Aplicații Auto.

În anul 2022 am publicat două cărți în sprijinul acestor discipline:

- Marius Neag, Istvan Kovacs, “Integer-N Frequency Synthesizers - An IC Designer’s Guide”, Editura U.T. PRESS, 2022, ISBN 978-606-737-573-2
- Marius Neag, C. Plesa, M. Purcar, “ Circuite integrate pentru managementul puterii proiectate cu simulatoare electro-termice”, Editura U.T. PRESS, Cluj-Napoca, 2022, ISBN 978-606-737-574-9,

Din anul 2019 ocup poziția de vice-chair al IEEE Education, Romania Chapter

g) Activități de manageriat în procesul de învățământ (decan de an, tutorat ECTS, etc.)

Nu este cazul.

h) Alte activități educaționale semnificative diferite de cele de la punctele (a - g)

În perioada 2017-2021 am condus 8 proiecte de finalizare a studiilor la licență și 7 la master. Trei dintre studenții coordonați la proiectul de diploma au obținut distincția de “Cel mai bun proiect de diplomă”. Pe baza lucrărilor de diploma, patru studenți au prezentat lucrări științifice la edițiile din anii 2020 și 2021 ale Conferinței IEEE CAS.

Am participat ca referent științific în comisiile pentru evaluarea și susținerea publică a 3 teze de doctorat finalizate în UTC-N.

3. Activități manageriale și administrative în sprijinul procesului didactic și de cercetare-dezvoltare

a) Funcții executive de conducere (punctajul se acordă pentru ultimii 3 ani)

Nu este cazul.

b) Funcții deliberative de conducere:

- 4) Alte funcții de conducere asociate activităților desfășurate în interiorul instituției (departamente la nivel instituțional, comisiile senatului, consiliile facultăților, consiliile de departament, sindicat, comisia de etica, etc.).
- Membru în Consiliul Facultății de Electronică, Telecomunicații și Tehnologia Informației

4. Activități la nivel de departament/ facultate care nu sunt incluse în secțiunile anterioare

a) Activitatea de întocmire a documentației de acreditare Î

Nu este cazul.

b) Activitatea de întocmire a statelor de funcții și a orarului

Nu este cazul.

c) Activitatea de promovare, pregătirea, desfășurarea admiterii la licență, masterat

Prezentarea programelor de studiu și de cercetare desfășurate în domeniul circuitelor integrate analogice unor firme de profil, cu scopul de a obține burse pentru studenții de la toate nivelurile, licență – master - doctorat. 10 studenți la licență și 5 studenți masteranzi și doctoranzi au beneficiat de astfel de burse din 2017 până în prezent.

d) Activitatea în cadrul cercurilor științifice studențești altele decât cele definite la S2 -h

Am contribuit la înființarea în UTC- a unei organizații studențești IEEE (IEEE Student Branch), în primăvara anului 2020.

În 2017-2019 și în 2021 am organizat un Cercu de pregătire a studenților din Facultatea de Electronică, Telecomunicații și Tehnologia Informației în vederea participării la secțiunea Circuite Integrate Analogice a Concursul Studențesc Tudor Tănăsescu.

e) Organizarea zilei absolvenților, ziua porților deschise a facultății

Nu este cazul.

f) Organizarea concursurilor studențești locale, naționale și internaționale

Am participat la selectarea și pregătirea echipelor care au reprezentat UTC-N la faza națională a Concursului Studențesc Tudor Tănăsescu; în perioada 2017-2022 cinci dintre studenții noștri au câștigat două premii și patru mențiuni la acest concurs

Am făcut parte din Comisiile de evaluare a lucrărilor prezentate în cadrul Simpozionului Studențesc de Electronică și Telecomunicații SSET, edițiile din 2018, 2019, 2022

g) Ținuta morală și comportarea academică

Pe tot parcursul carierei didactice am dat dovada de un comportament responsabil și am avut o ținută morală demnă, în concordanță cu valorile academice și umane pe care trebuie să le transmitem studenților.

h) Alte activități semnificative la nivel de departament/ facultate diferite de cele de la punctele (a - g)

În perioada 2017 – 2021 am avut și următoarele responsabilități:

- membru în Comisia nr. 6 de finalizare a studiilor;
- responsabil al activităților de proiectare circuite integrate din grupul de cercetare DERAIC din cadrul departamentului Bazele Electronicii
- reprezentant al UTC-N în Grupul de Lucru Academic pentru implementarea programului PNRR-Microelectronica

Cluj-Napoca,
17.10.2022

Conf.dr.ing. Marius-Gheorghe NEAG